

بسمه تعالی



موسسه آموزش عالی آفاق

معاونت آموزشی و تحصیلات تکمیلی

## "طرح برنامه درسی" Lesson Plan

همکار محترم .....

از آنجا که طراحی برنامه درسی به عنوان یکی از ابزارهای اصلی فعالیت مدرسین مطرح می باشد و در بسیاری از دانشگاهها و مراکز آموزشی به عنوان یک روش علمی در پیگیری مباحث آموزشی مورد استفاده قرار می گیرد ، لذا جهت پیش بینی روند تدریس، توجه به اهداف آموزشی دانشجویان و رعایت سر فصل مصوب دروس، تکمیل فرم "طرح درس" ضروری است.

### الف) مشخصات مدرس:

نام و نام خانوادگی : رویا عبدالله زاده  
مدرک تحصیلی : کارشناسی ارشد  
مرتبه دانشگاهی :  
سابقه تدریس در دانشگاه از سال : ۹۳  
گروه آموزشی : برق  
دانشکده : فنی مهندسی

### ب) مشخصات درس:

برنامه هفتگی درس: آزمایشگاه دیجیتال تعداد واحد : ۱ نظری: --- عملی: ✓

نیمسال : اول ✓ دوم □ تابستان □ سال ۱۳۹۸ - ۱۳۹۷

مقطع کاردانی ✓ کارشناسی ناپیوسته □ کارشناسی پیوسته □ کارشناسی ارشد □

روز یا روزهای	دوشنبه	ساعت یا ساعت های کلاس	۸-۹:۳۰
---------------	--------	-----------------------	--------

**(ج) برنامه درسی جلسات:**

هفته	عنوان درس	وسایل کمک آموزشی
هفته اول	مروری بر دیجیتال پایه و آشنایی با انواع گیت ها و جبر بولی	
هفته دوم	انواع آی سی های TTL، کار با منبع تغذیه DC و مولتی متر و برد برد	آی سی های TTL، منبع تغذیه، مولتی متر، برد
هفته سوم	بررسی جداول درستی گیت آی سی های 7402-7400-7404-7432-7486	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته چهارم	طراحی گیت NOT توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد
هفته پنجم	طراحی گیت AND دو ورودی توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد
هفته ششم	طراحی OR دو ورودی و NOR دو ورودی توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد
هفته هفتم	طراحی یک XOR دو ورودی توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد
هفته هشتم	اجرا و ساده سازی توابع توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد
هفته نهم	اجرا و ساده سازی مدارات ترکیبی توسط گیت های AND , OR	آی سی های TTL، منبع تغذیه، مولتی متر، برد

برد		
آی سی های TTL، منبع تغذیه، مولتی متر، برد	طراحی توابع ترکیبی توسط گیت های AND, OR, NOT	هفته دهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد	طراحی مدار نیم جمع کننده توسط گیت های XOR, NAND	هفته یازدهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد	طراحی مدار تفریق کننده توسط گیت های XOR, NAND	هفته دوازدهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد	طراحی مدار تمام جمع کننده و تفریق کننده توسط گیت های XOR, NAND	هفته سیزدهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد	طراحی جمع کننده موازی چهار بیتی توسط آی سی ۷۴۸۳	هفته چهاردهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد	آزمون کتبی عملی	هفته پانزدهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد	آزمون عملی	هفته شانزدهم

## د) منابع درسی:

کتابها: طراحی دیجیتال موريس مانو

مقالات: جزوات آزمایشگاهی

سایر مراجع:

## ه) ارزشیابی:

ردیف	فعالتهای مورد نظر در طول ترم	میزان امتیاز	درصد کل از امتیاز	توضیحات
۱	حضور فعال در کلاس	۲		امتحان پایان ترم به صورت عملی برگزار خواهد شد.
۲	پروژه های کلاسی	۶		
۳	کوئیز			
۴	ارائه پروژه			
۵	گزارشکار	۵		
۶	امتحان پایان ترم عملی	۷		
	جمع	۲۰		

امضاء معاونت آموزشی :

امضاء استاد:

امضاء مدیر گروه :

نسخه دوم جهت ارسال به آموزش کل: / / ۱۳

نسخه اول جهت درج در پرونده های گروه آموزشی: / / ۱۳