

بسمه تعالی



موسسه آموزش عالی آفاق

معاونت آموزشی و تحصیلات تکمیلی

"طرح برنامه درسی" *Lesson Plan*

همکار محترم

از آنجا که طراحی برنامه درسی به عنوان یکی از ابزارهای اصلی فعالیت مدرسین مطرح می باشد و در بسیاری از دانشگاهها و مراکز آموزشی به عنوان یک روش علمی در پیگیری مباحث آموزشی مورد استفاده قرار می گیرد ، لذا جهت پیش بینی روند تدریس، توجه به اهداف آموزشی دانشجویان و رعایت سر فصل مصوب دروس، تکمیل فرم "طرح درس" ضروری است.

الف) مشخصات مدرس:

نام و نام خانوادگی : رویا عبدالله زاده دانشکده : فنی مهندسی گروه آموزشی : برق
مدرک تحصیلی : کارشناسی ارشد
مرتبه دانشگاهی : سابقه تدریس در دانشگاه از سال : ۹۳

ب) مشخصات درس:

برنامه هفتگی درس: آزمایشگاه مدار منطقی تعداد واحد : ۱ نظری: --- عملی: ✓
نیمسال : اول ✓ دوم □ تابستان □ سال ۱۳۹۸ - ۱۳۹۷
مقطع کاردانی کارشناسی ناپیوسته ✓ کارشناسی پیوسته □ کارشناسی ارشد □

روز یا روزهای	سه شنبه	ساعت یا ساعت های کلاس	۱۱:۱۵-۹:۴۵
---------------	---------	-----------------------	------------

ج) برنامه درسی جلسات:

هفته	عنوان درس	وسایل کمک آموزشی
هفته اول	مروری بر دیجیتال پایه و آشنایی با انواع گیت ها و جبر بولی	
هفته دوم	انواع آی سی های TTL، کار با منبع تغذیه DC و مولتی متر و برد برد	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته سوم	بررسی جداول درستی گیت آی سی های 7402-7400-7404-7432-7486	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته چهارم	طراحی گیت AND و NOT توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته پنجم	طراحی OR دو ورودی و NOR دو ورودی توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته ششم	اجرا و ساده سازی توابع توسط گیت NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته هفتم	اجرا و ساده سازی مدارات ترکیبی توسط گیت ها	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته هشتم	طراحی مدار نیم جمع کننده توسط گیت های XOR, NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد، سیم مخابراتی
هفته نهم	طراحی مدار تفریق کننده توسط گیت های XOR, NAND	آی سی های TTL، منبع تغذیه، مولتی متر، برد

برد، سیم مخابراتی		
آی سی های TTL، منبع تغذیه، مولتی متر، برد برد، سیم مخابراتی	طراحی مدار تمام جمع کننده و تفریق کننده توسط گیت های XOR, NAND	هفته دهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد برد، سیم مخابراتی	طراحی جمع کننده موازی چهار بیتی توسط آی سی ۷۴۸۳	هفته یازدهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد برد، سیم مخابراتی	طراحی مقایسه کننده یک بیتی	هفته دوازدهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد برد، سیم مخابراتی	طراحی مدارات دیکدر و انکدر	هفته سیزدهم
آی سی های TTL، منبع تغذیه، مولتی متر، برد برد، سیم مخابراتی	نمایش دهنده هفت قسمتی (سون سگمنت) مبدل BCD به سون سگمنت	هفته چهاردهم
	آزمون کتبی عملی	هفته پانزدهم
	آزمون عملی	هفته شانزدهم

د) منابع درسی:

کتابها: طراحی دیجیتال موريس مانو

مقالات: جزوات آزمایشگاهی

سایر مراجع:

ه) ارزشیابی:

ردیف	فعالتهای مورد نظر در طول ترم	میزان امتیاز	درصد کل از امتیاز	توضیحات
۱	حضور فعال در کلاس	۲		امتحان پایان ترم به صورت عملی برگزار خواهد شد.
۲	پروژه های کلاسی	۶		
۳	کوئیز			
۴	ارائه پروژه			
۵	گزارش کار	۶		
۶	امتحان پایان ترم عملی	۶		
	جمع	۲۰		

امضاء معاونت آموزشی :

امضاء استاد:

امضاء مدیر گروه :

نسخه دوم جهت ارسال به آموزش کل: / / ۱۳

نسخه اول جهت درج در پرونده های گروه آموزشی: / / ۱۳